Digitaltechnik FHDW 1.Q 2007

TELLII

Übersicht 4 - 6

4 Schaltungsanalyse

- 4.1 Wahrheitstabellen
- 4.2 Funktionsgleichungen

5 Schaltalgebra

- 5.1 Grundgesetze
- 5.2 Rechenregeln
- 5.3 NAND- und NOR-Funktion
- 5.4 Rechenbeispiele

6 Schaltungsvereinfachung

- 6.1 ODER- Normalform
- 6.2 UND-Normalform
- 6.3 KV-Diagramme

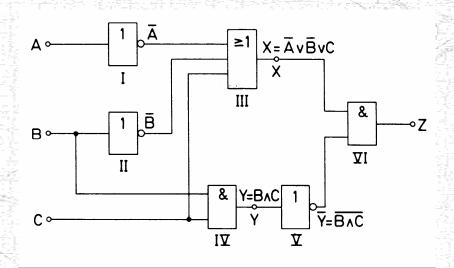
4 Schaltungsanalyse

- 4 Schaltungsanalyse
 - 4.1 Wahrheitstabellen
 - 4.2 Funktionsgleichungen

Die Funktionszuordnung einzelner Verknüpfungsglieder innerhalb zusammengesetzter Digitalschaltungen bezeichnet man als Schaltungsanalyse.

4.1 Wahrheitstabellen

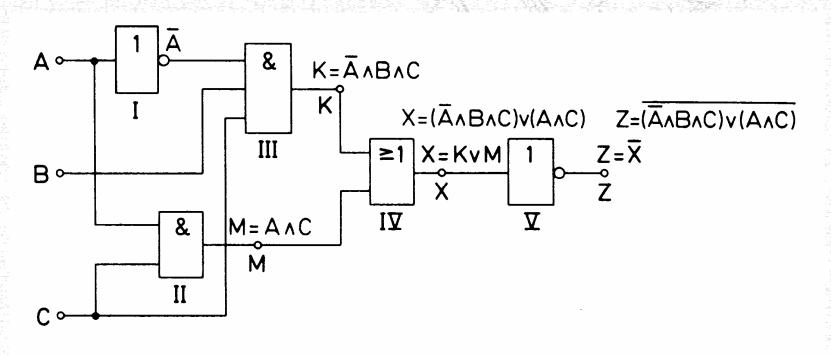
Zu jeder digitalen Schaltung Kann eine Wahrheitstabelle Erstellt werden.



Fall	С	В	Α	Ā	B	X=ĀvBvC	Y=BAC	Y	$Z = X \wedge \overline{Y}$
1	0	0	0	1	1	1	0	1	1
2	0	0	1	0	1	1	0	1	1
3	0	1	0	1	0	1	0	1	1
4	0	1	1	0	0	0	0	1	0
5	1	0	0	1	1	1	0	1	1
6	1	0	1	0	1	1	0	1	1
7	1	1	0	1	0	1	1	0	0
8	1	1	1	0	0	1	1	0	0
							i		L

4.2 Funktionsgleichungen

Zu jeder digitalen Schaltung kann eine Funktionsgleichung erstellt werden.



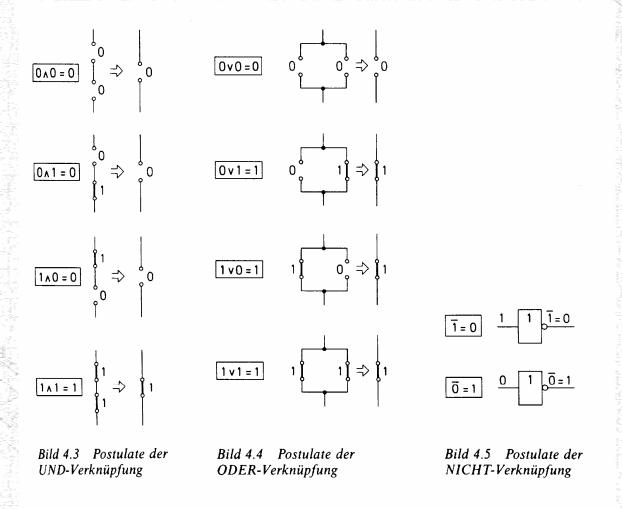
5 Schaltalgebra

5 Schaltalgebra

- 5.1 Grundgesetze
- 5.2 Rechenregeln
- 5.3 NAND- und NOR-Funktion
- 5.4 Rechenbeispiele

Mit Hilfe der Schaltalgebra oder auch Bool'schen Algebra (nach dem engl. Mathematiker "Boole") lassen sich Digitalschaltungen berechnen und weitgehend vereinfachen.

5.1 Grundgesetze Schaltalgebra



5.2.1 Theoreme (i)

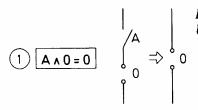
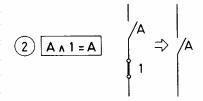
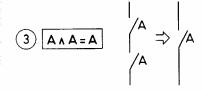


Bild 4.6 Theoreme der UND-Verknüpfung

Fo	ut	Α	0	Z=A ₀ =0			
1		0	0	0	Δ	&	_ ا
2	2	1	0	0	0—		



Fall	Α	1	Z=A1=A	<u> </u>
1	0	1	0	A——&
2	1	1	∥ 1	1_ A
	€_			' []



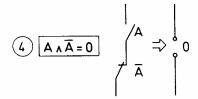
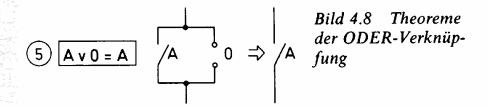
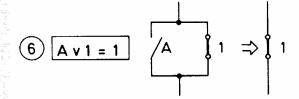
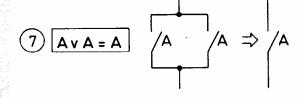


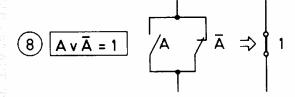
Bild 4.7 Ableitung der Theoreme der UND-Verknüpfung mit Wahrheitstabellen

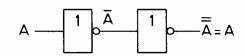
5.2.1 Theoreme (ii)











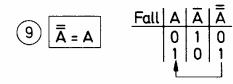


Bild 4.9 Theoreme der NICHT-Verknüpfung

5.2.2 Kommutativgesetz

Bild 4.10 Kommutativgesetz der UND-Verknüpfung

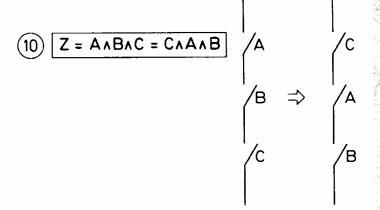
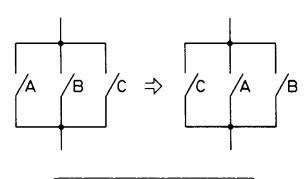
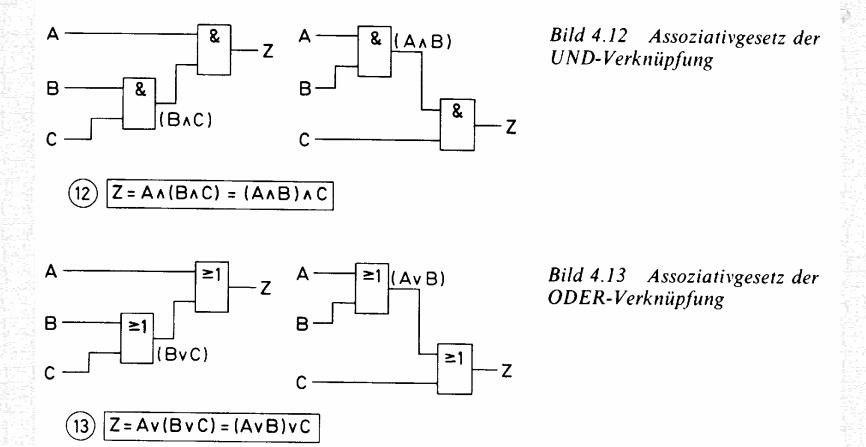


Bild 4.11 Kommutativgesetz der ODER-Verknüpfung



11 Z = AvBvC = CvAvB

5.2.3 Assoziativgesetz



5.2.4 Distributivgesetz (i)

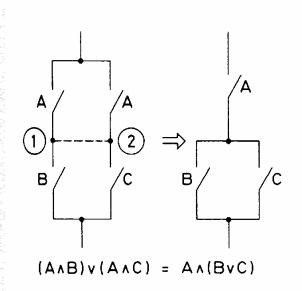


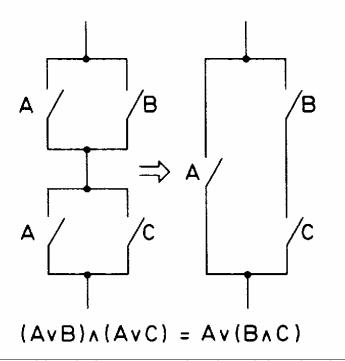
Bild 4.14 Konjunktives Distributivgesetz

	1.6		100			THE PROPERTY PORTS	10/66	School Englisher (1)		
						\otimes		\bigcirc		
Fall	С	В	Α	AAB	AAC	(AAB) v (AAC)	BvC	AA(BVC)		
1	0	0	0	0	0	0	0	0		
2	0	0	1	0	0	0	0	0		
3	0	1	0	0	0	0	1	0		
_4	0	1	1	1	0	1	1	1		
5	1	0	0	0	0	0	1	0		
6	1	0	1	0	1	1 1	1	1		
7	1	1	0	0	0	0	1	0		
8	1	1	1	1	1	1	1	1		
						4				
$(A \wedge B) \vee (A \wedge C) = A \wedge (B \vee C)$										

Bild 4.15 Überprüfung der Richtigkeit des konjunktiven Distributivgesetzes mit Wahrheitstabellen

5.2.4 Distributivgesetz (ii)

Bild 4.16 Disjunktives Distributivgesetz



5.3.1 NOR-Funktion

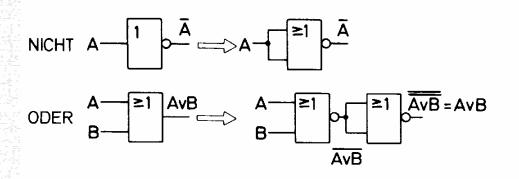


Bild 4.21 ODER-Schaltung und NICHT-Schaltung mit NOR-Gliedern aufgebaut

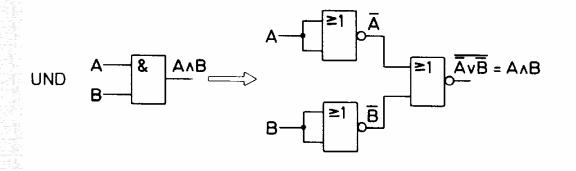


Bild 4.22 UND-Schaltung mit NOR-Gliedern aufgebaut

5.3.2 NAND-Funktion

Bild 4.23 NICHT-Schaltung und UND-Schaltung mit NAND-Gliedern aufgebaut

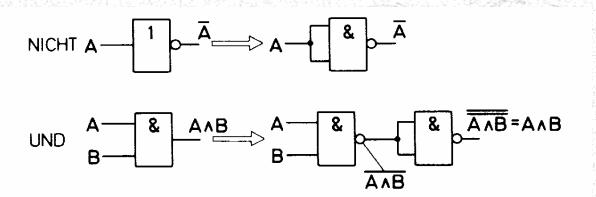
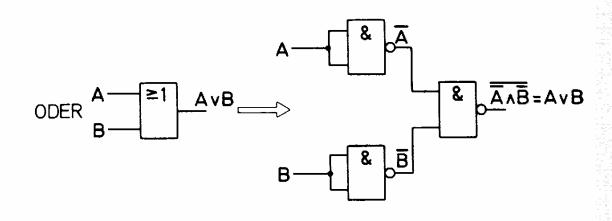


Bild 4.24 ODER-Schaltung mit NAND-Gliedern aufgebaut



5.4 Rechenbeispiele (i)

Zusammenstellung der Theoreme und der Gesetze der Schaltalgebra

Theoreme

$$(4) A \wedge \overline{A} = 0$$

$$\odot$$
 A \vee 1 = 1

(8)
$$\mathbf{A} \vee \overline{\mathbf{A}} = 1$$

Kommutativgesetze

Assoziativgesetze

5.4 Rechenbeispiele (ii)

Distributivgesetze

$$\underbrace{\text{(4a)}}_{A} A \wedge (A \vee B) = A$$

$$\underbrace{\text{(5a)}}_{A} A \vee (A \wedge B) = A$$

Morgansche Gesetze

Die Gleichungen 14a und 15a sind Sonderfälle der Distributivgesetze. Sie ergeben sich wie folgt:

$$A \wedge (A \vee B) = (A \vee 0) \wedge (A \vee B) = A \vee (0 \wedge B) = A \vee 0 = A$$

$$A = A \vee 0 \qquad 0 \wedge B = 0$$

$$A \vee (A \wedge B) = (A \wedge 1) \vee (A \wedge B) = A \wedge (1 \vee B) = A \wedge 1 = A$$

$$A = A \wedge 1 \qquad 1 \vee B = 1$$

6 Schaltungsvereinfachung

- 6 Schaltungsvereinfachung
 - 6.1 ODER- Normalform
 - 6.2 UND-Normalform
 - 6.3 KV-Diagramme

Bei der sogenannten Schaltungssynthese (Schaltungsentwurf) ist die aufgestellte Wahrheitstabelle bzw. die entstehende Funktionsgleichung weitestgehend zu vereinfachen, um den Aufwand an den Verknüpfungsgliedern so gering wie möglich zu halten.

6.1 ODER-Normalform

Bei der ODER-Normalform führt jede "1" in der Ausgangsspalte zu einer UND-Verknüpfung der Eingänge, in der Form, dass die Bedingung "wahr" ist.

Diese UND-Verknüpfungen werden anschließend "ODER" verknüpft.

			Æ	i	i e	ł i		= (AAB) v(ĀAB)
1	0	0	1	1	0	1 0 0	1	
2	0	1	1	0	0	0	0	
3	1	0	0	1	0	0	0	
4	1	1	0	0	1	0	1	

$$Z_1 = (A \wedge B) \vee (\overline{A} \wedge \overline{B})$$

6.2 UND-Normalform

Bei der UND-Normalform führt jede "0" in der Ausgangsspalte zu einer ODER-Verknüpfung der Eingänge, in der Form, dass die Bedingung "wahr" ist.

Diese ODER-Verknüpfungen werden anschließend "UND" verknüpft.

								= (Ā∨B)∧(A∨Ē)
1	0	0	1	1	0 0 0 1	1	1	
2	0	1	1	0	0	0	0	
3	1	0	0	1	0	0	0	
4	1	1	0	0	1	0	1	

$$\overline{Z}_1 = (\overline{A} \lor B) \land (A \lor \overline{B})$$

6.3 KV-Diagramme (i)

KV-Diagramme dienen der übersichtlichen Darstellung und Vereinfachung der ODER-Normalform.

Sie wurden von Karnaug und Veith entwickelt und werden auch als Karnaugh-Diagramme bezeichnet.

6.3 KV-Diagramme (ii)

Ein KV-Diagramm hat stets so viele Plätze, wie Vollkonjunktionen (alle vorkommenden UND-Verknüpfungen) möglich sind.

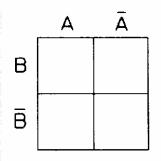


Bild 5.12 KV-Diagramm für 2 Variable (A, B)

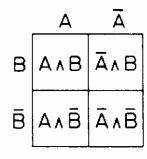


Bild 5.13 KV-Diagramm für 2 Variable (A, B) mit Eintrag der Vollkonjunktionen

6.3 KV-Diagramme (ii)

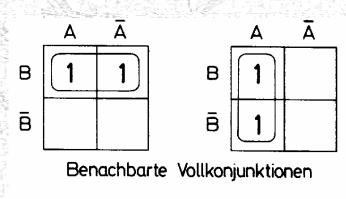
Eine "1" wird entsprechend der Variablen-Verknüpfungen eingetragen, welche die Bedingung Z(Ausgang)=1 erfüllen.

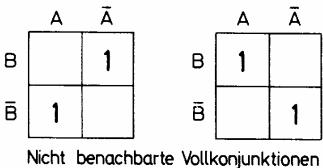
(siehe auch ODER-Normalform)
Benachbarte Vollkonjunktionen (1)
Können zusammengefasst werden.

Dabei fallen die Variablen weg, Die sich ändern.

Alle entstandenen Funktionsgleichungen werden anschließend "ODER"-verknüpft.

Beim Übergang von einem Feld Zum nächsten darf sich nur eine Variable ändern.





ettera Alika komentika ologista ette atti kara tuenekerri

6.3 KV-Diagramme (iv)

Die Zuordnung der Variablen zu den Koordinaten des Diagramms kann beliebig erfolgen.

Darstellung für 3 Variablen.

	Fall	С	В	Α	Z		
_	1	0	0	0	1	\Rightarrow	ĀĀBĀĒ
	2	0	0	1	1	\Rightarrow	ΑΛΒΛĈ
	3	0	1 1	0	1	\Rightarrow	Ā٨B٨Ĉ
	4	0	1	1	1	\Rightarrow	ΑΛΒΛζ
	5	1	0	0	1	\Rightarrow	ĀĸĒĸC
	6	1	0	1	1	\Rightarrow	ΑΛ̈́BΛC
	7	1	1	0	1	\Rightarrow	ĀλΒλC
	8	1	1	1	1	_⇒	$A \land B \land C$

Bild 5.24 Mögliche Vollkonjunktionen bei 3 Variablen

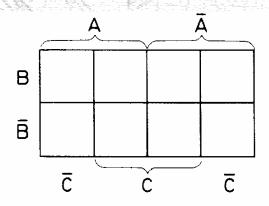
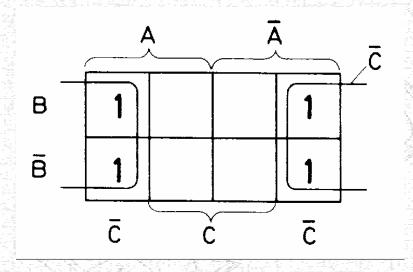
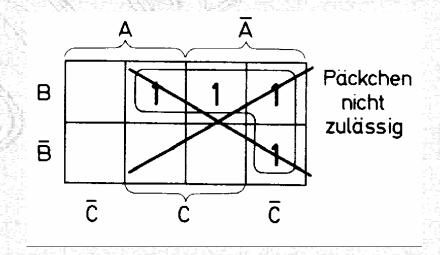


Bild 5.25 KV-Diagramm für 3 Variable

6.3 KV-Diagramme (v)

Benachbarte Einsen können auch räumlich zusammengefaßt werden (hintenrum).





RICHTIG ③

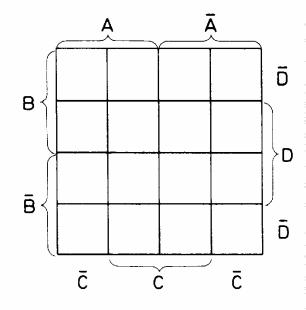
FALSCH (8)

6.3 KV-Diagramme (vi)

Darstellung für 4 Variablen.

Fall	D	С	В	Α	Z
1	0	0	0	0	1 ⇒ ĀʌĒʌCʌŌ
2	0	0	0	1	1 ⇒ A∧B∧C∧D
2	0	0	1	0	1 ⇒ Ã∧B∧C∧Ō
4	0	0	1	1	1 ⇒ A∧B∧C̄∧Ō
5	0	1	0	0	1 ⇒ Ā∧Ē∧C∧Ō
6	0	1	0	1	1 ⇒ A∧B∧C∧D
7	0	1	1	0	1 ⇒ Ā∧B∧C∧Ō
8	0	1	1	1	1 ⇒ AABACAŌ
9	1	0	0	0	1 ⇒ ĀĀĒĀĒĀD
10	1	0	0	1	1 ⇒ A∧B̄∧C̄∧D
11	1	0	1	0	1 ⇒ Ā∧B∧Ĉ∧D
12	1	0	1	1	1 ⇒ AABAĒAD
13	1	1	0	0	1 ⇒ Ā∧Ē∧C∧D
14	1	1	0	1	1 ⇒ AABACAD
15	1	1	1	0	1 ⇒ Ā∧B∧C∧D
16	1	1	1	1	1 ⇒ AABACAD
	_				

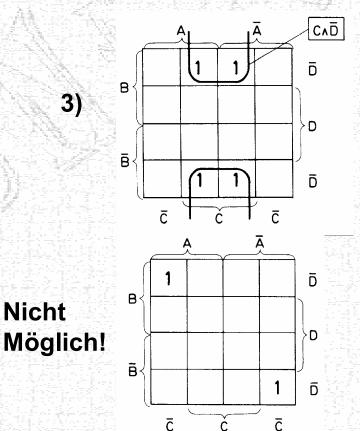
■ Bild 5.33 Mögliche Vollkonjunktionen bei 4 Variablen



6.3 KV-Diagramme (vii)

Weitere Möglichkeiten der Zusammenfassung.

A \overline{A} \overline{A} \overline{A} \overline{A} \overline{A} \overline{A} \overline{A} \overline{A}



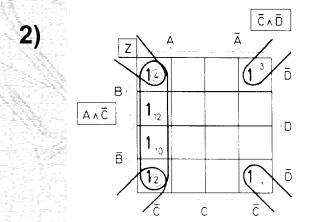
Hardware

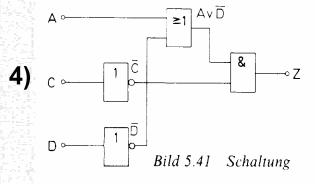
6.3 KV-Diagramme (viii)

Beispiel: Schrittweise Schaltungsentwicklung

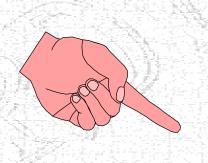
	Fall	D	С	В	Α	Z
	1	0	0	0	0	<u>1</u> ⇒ Ā∧Ē∧Ē∧Ō
1)	2	0	0	0	1	1 ⇒ A∧B̄∧C̄∧D̄
• 7		0	0	1	0	1 ⇒ Ā∧B∧Ō∧Ō
	4	0	0	1	1	1 ⇒ A∧B∧Ĉ∧Ō
	5	0	1	0	0	0
	5	0	1	0	1	0
	7	0	1	1	0	0
	_8	0	1	1	1	0
	9	1	0	0	0	0
	10	1	0	0	1	1 ⇒ A∧B̄∧C̄∧D
	11	1	0	1	0	0 _
	12	1	0	1	1	1 ⇒ AABAĒAD
	13	1	1	0	0	0
	14	1	1	0	1	0
	15	1	1	1	0	0
	16	1	1	1	1	0

3)
$$Z = (\overline{C} \wedge \overline{D}) \vee (A \wedge \overline{C}) = \overline{C} \wedge (A \vee \overline{D})$$





ENDE des 2.Teils...





Sonderformen logischer Grundglieder

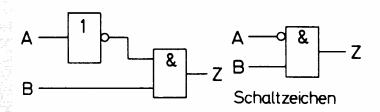


Bild 2.26 Entstehung der Verknüpfung «Inhibition A» und Schaltzeichen

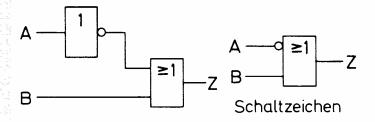


Bild 2.28 Entstehung der Verknüpfung «Implikation A» und Schaltzeichen

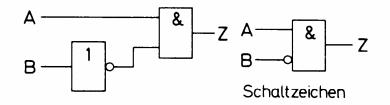


Bild 2.27 Entstehung der Verknüpfung «Inhibition B» und Schaltzeichen

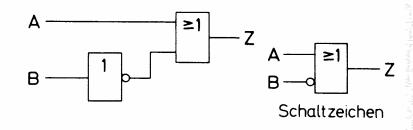


Bild 2.29 Entstehung der Verknüpfung «Implikation B» und Schaltzeichen



Umwandlung: Dual Dezimal

- 1. Welcher Unterschied besteht zwischen den Begriffen «binär» und «dual»?
- 2. Die in der Tabelle 8.42 dargestellten Dualzahlen sind in Dezimalzahlen umzuwandeln.

Bild 8.42 Umwandlung von Dualzahlen in Dezimalzahlen

Dezimal-	212	211	210	2 ⁹	28	27	26	2 ⁵	24	23	22	21	20
ziffer	4 096	2 048	1 024	512	256	128	64	32	16	8	4	2	1
								1	1	0	0	1	0
						1	1	0	1	0	1	1	1
						1	0	1	0	1	1	0	0
				1	0	1	0	1	1	0	0	0	0
				1	1	1	0	0	0	1	1	0	1
			1	1	1	0	0	0	1	1	1	0	0
		1	1	0	0	1	1	0	0	1	1	0	0
		1	0	0	1	0	1	1	1	0	1	1	1
	1	0	1	1	1	1	0	1	0	0	1	0	0
	1	1	0	0	0	1	1	1	0	1	1	0	1
	1	0	1	0	1	1	0	0	0	0	1	1	1
	1	1	1	1	0	0	0	1	1	0	1	0	0

EXIT

Umwandlung: Dezimal Dual

3. Die folgenden Dezimalzahlen sollen in Dualzahlen umgewandelt werden:

```
58
512
1 298
1 983
20 000
17 750
2 730
9 990
11 000
32 000
```

I EXIT

Addition von Dualzahlen

5. Addition im dualen Zahlensystem. Lösen Sie bitte folgende Aufgaben durch duale Addition. Prüfen Sie die Ergebnisse durch Umwandeln der Zahlen ins Dezimalsystem nach.

a)
$$1101$$
 b) 111101 c) 11011 d) 110001

$$\frac{+100}{?}$$
 $\frac{+1001}{?}$ $\frac{+100100}{?}$ $\frac{+11101}{?}$

e)
$$\frac{111100}{+1100111}$$
 f) $\frac{110011}{?}$ $\frac{+1010100}{?}$

1/1



Subtraktion von Dualzahlen

6. Subtraktion im dualen Zahlensystem. Die Aufgaben sollen durch Addition des Komplements gelöst werden.

a)
$$1101$$
 b) 111101 c) 11011 d) 1001100

$$\frac{-100}{?}$$
 $\frac{-1001}{?}$ $\frac{-1111}{?}$ $\frac{-101010}{?}$

e)
$$100111$$
 f) 110011 g) 111000 h) 1101

$$\frac{-10111}{?}$$
 $\frac{-11010}{?}$ $\frac{-10011}{?}$ $\frac{-10100}{?}$

1/1

BCD - Kodierung

- 7. Die Dezimalzahlen:
 - a) 10 941
 - b) 3 890
 - c) 7 863
 - d) 98 001
 - e) 7 989

sollen in den BCD-Kode überführt werden.



Umwandlung: Hexadezimal Dezimal Dual

- 10. Die Hexadezimalzahlen sind in Dezimalzahlen und Dualzahlen zu verwandeln:
 - AB1

- b) 87F2 c) E605 d) BCD4
- e) 12B31
- f) BA1A g) 31 459 h) 1A1B
- 11. Die Dezimalzahlen sind in Hexadezimalzahlen und Dualzahlen zu verwandeln:
 - 100 a)
- b) 259 c) 1 020 d) 1 983

- e) 10 000
- f) 126
- g) 18 020
- h) 999

